

Paryż, Francja, 2017-07-03

Anna Beletska

INRIA

French Institute for Research in Computer Science and Automation

2 rue Simone Iff

CS 42112

75589 Paris Cedex 12

(afiliacja w czasie pisanie artykułu)

OŚWIADCZENIE

Oświadczam, że w pracy *Coarse-grained loop parallelization: Iteration Space Slicing vs affine transformations* (Anna Beletska, Włodzimierz Bielecki, Albert Cohen, Marek Pałkowski, Krzysztof Siedlecki, rok 2011, *Parallel Computing* 37(8), s. 479-497) mój udział polegał na:

- konsultacjach przy koncepcji i pisaniu treści artykułu,
- opracowaniu rozdziału 5 opisującego transformacje afiniczne,
- opracowaniu przykładów pętli programowych, dla których zawodzą pokrewne rozwiązania bazujące na transformacjach afinicznych (rozdział 5),
- zebraniu bibliografii oraz prac pokrewnych dotyczących transformacji afinicznych,
- pomocy przy korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 20%.

A. Beletska

Podpis

Pałkowski

Paryż (Paris, France), 2017-07-03

Albert Cohen

INRIA

French Institute for Research in Computer Science and Automation

2 rue Simone Iff

CS 42112

75589 Paris Cedex 12

Albert.Cohen@inria.fr

OŚWIADCZENIE

(AUTHOR CONTRIBUTION DECLARATION)

Oświadczam, że w pracy *Coarse-grained loop parallelization: Iteration Space Slicing vs affine transformations* (Anna Beletska, Włodzimierz Bielecki, Albert Cohen, Marek Pałkowski, Krzysztof Siedlecki, rok 2011, *Parallel Computing* 37(8), s. 479-497) mój udział polegał na konsultacjach i opiece przy weryfikacji koncepcji pracy oraz korekcie artykułu przed złożeniem do druku. Udział procentowy szacuję na 20%.

I declare that in paper *Coarse-grained loop parallelization: Iteration Space Slicing vs affine transformations* (Anna Beletska, Włodzimierz Bielecki, Albert Cohen, Marek Pałkowski, Krzysztof Siedlecki, 2011, *Parallel Computing* 37(8), pp. 479-497) my contribution consists of mentorship, consultation with conceptualization hypothesis, and paper revision prior to submission. I estimate it for 20%.

Podpis (signature)



**CENTRE DE RECHERCHE
PARIS - ROCQUENCOURT**

Domaine de Voluceau - Rocquencourt
B.P. 105 - 78153 Le Chesnay Cedex France
Tél. : +33 (0)1 39 63 55 11
Fax : +33 (0)1 39 63 53 30

ANTENNE Inria PARIS

23 avenue d'Italie
CS 81321
75214 Paris Cedex 13 France
Tél. : +33 (0)1 39 63 55 11
Fax : +33 (0)1 39 63 53 30



Szczecin, 2017-07-05

Krzysztof Siedlecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

ksiedlecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Coarse-grained loop parallelization: Iteration Space Slicing vs affine transformations* (Anna Beletska, Włodzimierz Bielecki, Albert Cohen, Marek Pałkowski, Krzysztof Siedlecki, rok 2011, *Parallel Computing* 37(8), s. 479-497) mój udział polegał na:

- konsultacjach przy pisaniu treści artykułu (teoria ekstrakcji niezależnych fragmentów kodu, rozdział 4),
- częściowej implementacji algorytmów ekstrakcji niezależnych fragmentów kodu (z pojedynczym początkiem),
- opracowaniu zbioru testowego pętli programowych NAS,
- pomocy przy korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 10%.

 Podpis
.....



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Coarse-grained loop parallelization: Iteration Space Slicing vs affine transformations* (Anna Beletska, Włodzimierz Bielecki, Albert Cohen, Marek Pałkowski, Krzysztof Siedlecki, rok 2011, *Parallel Computing* 37(8), s. 479-497) mój udział polegał na:

- opracowaniu koncepcji pracy, tj. algorytmów dla ekstrakcji niezależnych fragmentów kodu,
- opracowaniu pseudokodów (ilustracje 6 i 7),
- opracowaniu techniki przetwarzania wstępnego relacji zależności,
- opracowaniu przykładu w punkcie 3.3,
- pisaniu treści artykułu,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 20%.



Podpis



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Free scheduling for statement instances of parameterized arbitrarily nested affine loops* (Włodzimierz Bielecki, Marek Pałkowski, Tomasz Klimek, rok 2012, *Parallel Computing* 38(9), s. 518-532) mój udział polegał na:

- zaproponowaniu koncepcji pracy,
- opracowaniu algorytmu 1,
- pisaniu treści artykułu,
- weryfikacji badań,
- analizie prac pokrewnych,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

 Podpis

Pałk.

Szczecin, 2017-09-05

Tomasz Klimek

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

tklimek@wi.zut.edu.pl


OŚWIADCZENIE

Oświadczam, że w pracy *Free scheduling for statement instances of parameterized arbitrarily nested affine loops* (Włodzimierz Bielecki, Marek Pałkowski, Tomasz Klimek, rok 2012, *Parallel Computing* 38(9), s. 518-532) mój udział polegał na:

- udziale w sformułowaniu koncepcji pracy i algorytmu 1,
- implementacji i walidacji modułu do obliczania mocy relacji R^k ,
- wykonaniu badań nad efektywnością algorytmów zamieszczonych w tabeli 1,
- wykonaniu ilustracji 1,2, 3,
- pisaniu treści artykułu,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

Podpis



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *TRACO: Source-to-Source Parallelizing Compiler* (Marek Pałkowski, Włodzimierz Bielecki, rok 2016, Computing and Informatics 35(6), s. 1277-1306) mój udział polegał na:

- opisie algorytmów bazujących na tranzytywnym domknięciu grafu zależności,
- weryfikacji implementacji i algorytmów,
- pisaniu treści artykułu,
- analizie prac pokrewnych,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 30%.

 Podpis
.....



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Tiling arbitrarily nested loops by means of the transitive closure of dependence graphs* (Włodzimierz Bielecki, Marek Pałkowski, rok 2016, International Journal of Applied Mathematics and Computer Science 26(4), s. 919-939) mój udział polegał na:

- zaproponowaniu koncepcji pracy,
- opracowaniu algorytmu 1,
- pisaniu treści artykułu,
- analizie prac pokrewnych,
- analizie zrównoleglenia wygenerowanego kodu (rozdział 4),
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 50%.

 Podpis



Szczecin, 2017-09-05

Tomasz Klimek

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

tklimek@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Synchronization-Free Automatic Parallelization for Arbitrarily Nested Affine Loops*, (Tomasz Klimek, Marek Pałkowski, Włodzimierz Bielecki, 2016, wydawca: IEEE, International Symposium: Computer Architecture and High Performance Computing Workshops (SBAC-PADW), Los Angeles, CA, USA) mój udział polegał na:

- propozycji koncepcji publikacji i sformułowaniu algorytmu 2,
- pisaniu treści artykułu, a w szczególności rozdział z algorytmami,
- opracowaniu modułu implementującego algorytm,
- porównaniu czasów obliczenia tranzytywnego domknięcia w tabeli 2,
- wykonaniu ilustracji 1,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

Podpis



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

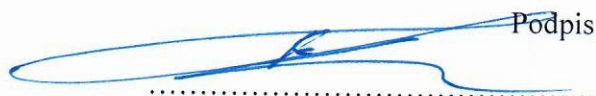
OŚWIADCZENIE

Oświadczam, że w pracy *Synchronization-Free Automatic Parallelization for Arbitrarily Nested Affine Loops*, (Tomasz Klimek, Marek Pałkowski, Włodzimierz Bielecki, 2016, wydawca: IEEE, International Symposium: Computer Architecture and High Performance Computing Workshops (SBAC-PADW), Los Angeles, CA, USA) mój udział polegał na:

- współtworzeniu koncepcji publikacji,
- opracowaniu i weryfikacji treści artykułu,
- weryfikacji części badawczej,
- teoretycznym sprawdzeniu poprawności algorytmu 2,
- korekcie tekstu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

Podpis



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

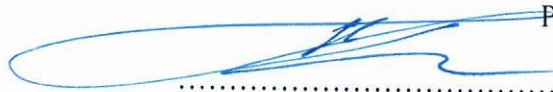
wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *An Iteration Space Visualizer for Polyhedral Loop Transformations in Numerical Programming*, (Marek Pałkowski, Włodzimierz Bielecki, 2016, Annals of Computer Science and Information Systems, Vol. 8, str. 705-708, wydawca: IEEE, (FedCSiS 2016 Gdańsk) mój udział polegał na:

- weryfikacji koncepcji pracy,
- pisaniu treści artykułu (a w szczególności opis teoretyczny),
- weryfikacji narzędzia i przykładów,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 30%.

 Podpis



Szczecin, 2018-01-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin


wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Tiled and parallel code generation with loop permutation within tiles* (Marek Pałkowski, Włodzimierz Bielecki, rok 2017, Computing and Informatics 36(6), s. 1261-1282) mój udział polegał na:

- opracowaniu i weryfikacji koncepcji pracy,
- opracowaniu algorytmu 1,
- pisaniu treści artykułu,
- analizie prac pokrewnych,
- wykonaniu ilustracji 1-4,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 40%.

 Podpis



Szczecin, 2017-07-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Parallel tiled Nussinov RNA folding loop nest generated using both dependence graph transitive closure and loop skewing* (Marek Pałkowski, Włodzimierz Bielecki, rok 2017, BMC Bioinformatics 18:290, s. 1-10) mój udział polegał na:

- weryfikacji koncepcji pracy,
- formalizacji podejścia,
- pisaniu treści artykułu,
- weryfikacji poprawności implementacji,
- analizie rozwiązań pokrewnych,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 30%.

 Podpis

Pałk.

Szczecin, 2017-11-05

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Generation of parallel synchronization-free tiled code* (Włodzimierz Bielecki, Marek Pałkowski, Piotr Skotnicki, rok 2017, Computing, DOI 10.1007/s00607-017-0576-3, online-first, s. 26, mój udział polegał na:

- zaproponowaniu koncepcji pracy,
- opracowaniu algorytmów,
- pisaniu treści artykułu (rozdziały 1,4,5),
- weryfikacji badań,
- teoretycznej analizie prac pokrewnych (rozdział 6),
- wykonanie ilustracji 2, 3 i 4,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

 Podpis



Szczecin, 2018-01-05

Piotr Skotnicki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin

pskotnicki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Generation of parallel synchronization-free tiled code* (Włodzimierz Bielecki, Marek Pałkowski, Piotr Skotnicki), rok 2017, Computing, DOI 10.1007/s00607-017-0576-3, Online-first, s. 26) mój udział polegał na:

- udziale w sformułowaniu algorytmu 1,
- implementacji i kompilatora TC,
- wykonaniu badań nad efektywnością algorytmów zamieszczonych w tabeli 1 i ilustracji 5 z zestawem PolyBench
- wykonaniu ilustracji 1,
- pisaniu treści artykułu (rozdział 7 oraz przykłady pętli),
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 33,3%.

Podpis

.....Piotr Skotnicki.....

Szczecin, 2018-01-15

Włodzimierz Bielecki

Zachodniopomorski Uniwersytet Technologiczny w Szczecinie

ul. Żołnierska 49, 71-210 Szczecin


wbielecki@wi.zut.edu.pl

OŚWIADCZENIE

Oświadczam, że w pracy *Tuning iteration space slicing based tiled multi-core code implementing Nussinov's RNA folding* (Marek Pałkowski, Włodzimierz Bielecki, rok 2018, 19:12, BMC Bioinformatics) mój udział polegał na:

- weryfikacji koncepcji pracy,
- interpretacji najlepszych wyników zależnych od rozmiaru kafla,
- formalizacji podejścia,
- pisaniu treści artykułu,
- weryfikacji poprawności implementacji,
- analizie rozwiązań pokrewnych,
- formułowaniu odpowiedzi dla recenzentów,
- korekcie artykułu przed złożeniem do druku.

Udział procentowy szacuję na 30%.

 Podpis

